

**DIRETIVA GAPP PARA PROGRAMAÇÃO PARALELA.** *Marcos Ennes Barreto, Philippe O. A. Navaux.* (Departamento de Informática Aplicada, Instituto de Informática, UFRGS).

Este trabalho apresenta o desenvolvimento de um pré-processador e de uma diretiva de programação paralela para uma placa NCR-GAPP. Conectada ao barramento de E/S de um microcomputador padrão IBM-PC, funciona como um dispositivo periférico. A comunicação da placa com o hospedeiro se dá através de microinstruções que representam as operações suportadas pela placa. A maior dificuldade na utilização desta placa é a programação destas microinstruções; uma vez que, para cada microinstrução, o conteúdo de cada um dos registradores de entrada de dados deve ser codificado e montado. Buscando facilitar o processo de programação, desenvolveu-se uma diretiva de programação e um pré-processador que permitem ao programador utilizar mnemônicos que representam as operações suportadas pela placa, dispensando a codificação das microinstruções. Além disso, esta diretiva permite a exploração de paralelismo ao nível das microinstruções suportadas pela placa.