

021

PROJETO H: AMBIENTE PARA DESENVOLVIMENTO DE GATE-ARRAYS. *Gilberto P. Migliorin, Altamiro Suzim, Luigi Carro, Marcelo Johann* (Depto de Eng. Elétrica, Escola de Engenharia, UFRGS).

O Projeto H consiste basicamente no desenvolvimento do software necessário para o projeto de circuitos numa matriz pré-fabricada de componentes, construída pelo CTI (Centro Tecnológico para Informática), a qual possibilitaria um rápido desenvolvimento de circuitos integrados digitais a baixo custo. Este software é constituído de três componentes básicos: o simulador elétrico (utilizado no projeto dos circuitos digitais), o particionador (responsável pela distribuição das células sobre a matriz, após o projeto do circuito), e o roteador (responsável pela realização das conexões entre as células). Nosso trabalho concentrou-se mais especificamente sobre a programação do roteador, além da definição manual de alguns roteamentos fixos sobre a matriz (como roteamentos de "pads" e roteamentos simbólicos em células da matriz), e da modificação do simulador elétrico, de maneira que este funcione de maneira mais amigável ao usuário.