

O objetivo deste trabalho é o cálculo da probabilidade média de fracasso na tentativa de acesso às memórias globais em interconexões de processadores de classe multiespaciais. Este cálculo torna-se necessário a partir do momento em que vários processadores, ao manifestarem o desejo de fazerem um acesso a um módulo de memória, necessitam estabelecer um caminho pelos arbitradores compartilhados nos vários nós da malha de interconexão. O desempenho da interconexão está diretamente relacionado ao tempo de espera pelo acesso de um determinado caminho sequencial, relacionado ao nível de conflito no acesso à memória, ou seja, à probabilidade de fracasso na tentativa de alocação de arbitradores já alcançados. (CCNPq)