

O 1 6 TRANSPORTE DAS FERRAMENTAS DE SOFTWARE DO PROJETO TRANCA PARA AS ESTAÇÕES DE TRABALHO SUN. li. A. Sotille <*1, R.A.L. Reis. (Grupo de Microeletrônica, Curso de Pós-Graduação em Ciências da Computação, UFRGS).

A metodologia utilizada no projeto de Síntese Automática de Layout, TRANCA (TRANSPARENT Cell Approach) é uma opção intermediária entre a compactação dos circuitos "Full-Custom" com suas características topológicas e elétricas desejáveis e a possibilidade de síntese automática de layout de circuitos "Standard-Cell". Suas principais características são transparência de células e estrutura em bandas. A metodologia TRANCA é baseada principalmente na realização de conexões sobre as áreas ativas do circuito e prima por layouts compactos e portanto com o melhor desempenho elétrico. O sistema TRANCA é composto por diversas ferramentas -- que realizam atividades específicas dentro do ambiente. O projeto dos módulos é realizado em um ambiente de concepção onde as ferramentas responsáveis pelas fases de síntese, análise e verificação estão presentes. Os programas foram escritos em linguagem C, padrão Kernighan-Ritchie. Com isto possibilitou-se a portabilidade do sistema para outras máquinas. Como o equipamento onde o sistema estava baseado inicialmente (microcomputador padrão IBM-PC não tinha os requisitos necessários em termos de memória, tempo de processamento, resolução gráfica, etc, para suportar certas aplicações mais complexas, realizou-se a transferência do sistema para as estações de trabalho SUN, as quais possuem sistema operacional UNIX e ambiente Multi-tarefa. Numa fase inicial efetuou-se a cópia dos programas e a seguir iniciou-se a adaptação do sistema para o novo equipamento, fazendo-se uso de funções específicas como janelas gráficas, painéis, "sliders", "icons" e principalmente do dispositivo "mouse". Além disso, pôde-se fazer uso de janelas virtuais, sobrepostas e simultâneas. Deste modo, utilizando-se os novos recursos, pôde-se aprimorar o funcionamento do sistema, simplificando seu uso para o projetista de circuitos. (CNPq)