

204 DESENVOLVIMENTO DE PROGRAMA COMPUTACIONAL PARA
DETEÇÃO DE ERROS DE TOPOLOGIA A NÍVEL DE
SUBESTAÇÃO DE UM SISTEMA ELÉTRICO DE POTENCIA.
* M. A. BATISTA, L. J. B. Machado
(Centro Tecnológico, Eng. Elétrica, UFSC).

A confiabilidade e qualidade dos dados adquiridos em tempo real é fundamental para que se possa realizar a operação dos sistemas elétricos de potência. Neste trabalho apresenta-se um método para validação de dados a nível de subestação, visando a detecção de erros de configuração e de medidas, utilizando a programação linear, os dados dos "status" dos dispositivos lógicos e as leis de Kirchhoff. Estes procedimentos tem por objetivo aliviar as tarefas no Controle Central da Operação do Sistema (COS), e facilitar a identificação de erros grosseiros, pela estimação de estado global. Resultados obtidos e testes realizados são apresentados, mostrando a eficiência do método na detecção dos erros de medidas e topologia. O estágio de desenvolvimento atual e as perspectivas do trabalho, incluem o desenvolvimento de técnicas para identificação dos erros citados (CNPq)