

120

CRITICAL STAR 2D - TÉCNICA PARA REDUZIR CAMINHOS CRITICOS. *Felipe de Andrade Pinto, Felipe Pinto, Renato Hentschke, Ricardo Augusto da Luz Reis (orient.) (UFRGS).*

Neste trabalho abordamos a uma solução para a área de posicionamento de circuitos VLSI, dentro da microeletrônica. Posicionamento de circuitos VLSI é um importante passo para melhorar a performance de um circuito, pois é onde designamos as posições das células, onde ela ficarão e com isso temos uma grande responsabilidade na disposição final das conexões do circuito. A técnica Critical Star vem para melhorar a performance de circuitos VLSI posicionados de forma rápida (apenas uma alteração na lista das redes internas e um acréscimo $O(1)$ no tempo de posicionamento do circuito), e eficiente, pois reduz os caminhos críticos sensivelmente (em média 15%) além de ter na média uma melhoria de comprimento dos fios de todo o circuito, ou seja, uma técnica que apenas melhora o desenvolvimento, sem perdas significativas em nada.