

006

CONSTRUÇÃO DE UMA INTERFACE DIGITALIZADORA DE BAIXO CUSTO COM CONEXÃO PARA PORTA PARALELA. *Carolina B. Cardoso, Ronaldo A. F. Dau, Jorge A. Lisboa*, Silvio L. S. Cunha.* (Departamento de Física, Instituto de Física, UFRGS; *Departamento de Engenharia Elétrica)

A disseminação dos computadores pessoais nos ambientes de ensino, pesquisa e de produção, com a potencialidade de automação de processos e experimentos, surge uma crescente demanda por diferentes categorias de interfaces controladoras e de aquisição de dados conectando os microcomputadores aos diversos equipamentos. Neste trabalho é apresentado a construção de um modelo de baixo custo de interface digitalizadora com onze canais analógico-digitais de 8 bits de resolução, com conexão ao microcomputador através da porta paralela. Esta interface foi desenvolvida a partir de um projeto básico publicado na Internet, baseado no integrado MC145050P, ao qual são acrescentadas unidades de detecção de pico e uma unidade de gatilho para sincronização da aquisição, ambos para permitir a aquisição de sinais pulsos rápidos. Serão discutidos algumas aplicações desta interface na digitalização de sinais em laboratórios de ensino e de pesquisa em Física.